

# Errata-corrige

## Architettura degli Elaboratori

### Dispensa a.a. 2007-08

#### CAP I

- pag 10 definizione di gerarchia funzionale: ... quando non esiste una relazione di ordinamento tra  $L_i$  ed  $L_j$ : alcuni meccanismi di  $L_i$  sono implementati da politiche...
- pag 13: sostituire l'elenco puntato identificato da i)  $\iff$  d) ed ii)  $\iff$  e)
- pag 17 4° rigo: Una volta stabilito di realizzare di realizzare... eliminare "di realizzare"

#### CAP II

- pag 6 il valore di  $A\%B$  ( $A \bmod B$ ) è dato dagli  $h$  bit **meno** significativi di  $A$

#### CAP III

- pag 4 prima del paragrafo 1.2 eliminare: Gli altri elementi di algebra della commutazione...sez 1, della Dispensa.
- pag 9 terzultimo rigo: addizionatore  $\iff$  addizionatore
- pag 10 nel primo punto dell'elenco puntato: ... $h=2n$  stati d'ingresso...  $\iff$  ... $h=2^n$  stati d'ingresso...
- pag 11 2° rigo paragrafo 2.2: ...viene sempre data un termini di trasformazione... $\iff$ ...in termini di trasformazione...
- pag 12 grafo di stato: manca l'etichettatura dell'arco da  $S1$  a  $S0$  con  $x=0/z=0$ .
- pag 24 nell'analisi della Rete A: ...funzione di transizione dello stato interno  $s...$   $\iff$  ...funzione di transizione dello stato interno  $\sigma...$
- pag 33 esercizio 2: eliminare l'esercizio.
- pag 34 sostituire numerazione esercizi:  $6 \iff 10$  e  $7 \iff 11$ .
- pag 36 3° rigo del primo punto dell'elenco puntato: "rinfresco" periodico"  $\iff$  "rinfresco periodico"
- pag 40 paragrafo 5.2.4 nel 1° rigo: La memoria esemplificata nella sez. 2.1... $\iff$  La memoria esemplificata nella sez. 5.2.3...
- pag. 5: selezionatore:  $z_2 = \text{if not } \alpha \text{ then } 0 \text{ else } x$
- pag 7 riga 4:  $z = \bar{\alpha}x(\bar{y} + y) + \alpha y(\bar{x} + x) = \bar{\alpha}x + \alpha y$
- pag 7 riga 11:  $z_2 = \alpha x$

## CAP IV

- pag. 63: operazioni affidate alle ALU: scambiare H+1 e I+1 tra ALU2 e ALU3. Riportare la correzione anche nello schema della PO.

- pag. 66:

$$T_{\sigma PO} = T_{ALU} + 2 T_K = 9 t_p$$

- pag. 74 : Esercizio 14: ... (I<sub>20</sub>, segno(A[I] – B), B<sub>5</sub> = 0 0 0 (c'è un non specificato in più))

- pag 14, 7° rigo dell'esempio: ... sia ha ora: → ... si ha ora:

- pag 25 nello schema della PO la variabile di controllo del Kc è αc e non αb.

- pag 27 espressioni logiche delle variabili di controllo: sostituire:

$$\alpha_{Alu1} = y_0 Z$$

$$\alpha_{Alu2} = y_0 Z$$

$$\alpha_c = y_0 Z$$

$$\beta_c = (\text{neg})y_0 (\text{neg})y_1 + y_0 Z$$

$$\beta_{out} = (\text{neg})y_0 y_1 I_0$$

- pag 29 sotto il calcolo di T: ... t è aumentato decisamente... → ... τ è aumentato decisamente...

- pag 31 2° rigo del paragr. 3.1: ... da un a memoria A ... → ... da una memoria A ...

- pag. 40, quart'ultima riga: "l'uscita di ACKOU in U2": sostituire U2 con U1

- pag 41 al punto 2): quanto viene eseguito... → ... quando viene seguito...

- pag 45 a metà pag: ... viene importa una sincronizzazione ... → ... viene imposta una ...

- pag 59 prima del microprogramma 1.1: ... viene fatto uso di risorse il cascata → ... in cascata ...

- pag 67 2° frase del microprogramma: F(X, J, J) → F(X, Y, J)

## CAP V

- pag. 3, in fondo al penultimo capoverso: ... consistente nel fatto che il formato dell'istruzione contiene il valore di indirizzi completi.

- pag. 7, sesto capoverso, ultima riga: e la memoria principale (*Memory Management Unit*, o *MMU*).

- pag. 11, riga 4: , [N] va sostituito con X[N].

- pag. 32, figura: pA e pC sono scambiati.

-

-

## CAP VI

- pag.6 penultimo rigo: ...il trattamento dell'eccezione specifica... → ...il trattamento dell'interruzione specifica...

- pag. 7 e pag. 10 nell'interprete fw della ADD e della SUB: Roprando2 → Roperando2

- pag. 11 ultimo rigo: ...indirizzi ch0 e chi... → ...indirizzi ch0 e ch1...

- pag. 12 ultimo rigo: doppio =, 1 da eliminare.

- pag. 13 nono rigo: ta=62τ → ta=72τ

- - pag. 17 rigo 12 e 13:  $t_a=72\tau$  e  $T=101,9\tau$
- - pag. 18 secondo rigo: fig. 9 è nel capitolo VII, sezione sulla memoria cache.
- - pag. 18 rigo prima del paragr. 3.5.2: ... il più possibile vicibe al caso ideale... → ... vicine...
- - pag. 19 sostituire nel testo dell'esercizio 1: Esercizio 1 sez. 6.1 → Esercizio 2 sez. 6.2
- - pag. 29 primo rigo sez. 5.2.1: Come premesso nella sez. 6.1.2 → sez. 5.1.2
- - pag. 30 ultimo rigo: ... invisibile ai programmi con interagiscono... → ... che interagiscono...
- - pag. 31 17 rigo: ... a secondfa... → ... a seconda...
- - pag. 31 25 rigo: ... unità di I/OP... → ... unità di I/O...
- - pag. 32 quintultimo rigo:  $R_{tab} \rightarrow R_{tab\_int}$
- 

### Cap. VIII

- pag. 27, in fondo alla sez. 5.3: eliminare la frase tra parentesi (si veda ...).
- pag. 33, righe 16-17: sostituire "sarà discussa nelle sez. 3.4 e 3.5" con "è stata studiata nelle sez. 3.2, 4.4, 4.5 e 4.6 e verrà ripresa nella sez. 7.5".